



СЕМИРАЗРЯДНЫЙ ТОКОВЫЙ ДРАЙВЕР ПО СХЕМЕ ДАРЛИНГТОНА
 (функциональный аналог ULN2003A, ULN2004A ф. «Texas Instruments»)

Микросхемы ILN2003BN, ILN2003BD, ILN2004BN, ILN2004BD – семиразрядный токовый драйвер по схеме Дарлингтона.

Микросхемы предназначены для управления исполнительными устройствами.

Основные характеристики:

- выходной ток, протекающий через коллектор одного составного транзистора Дарлингтона (одного разряда), не более 500 мА;
- напряжение, подаваемое на выход микросхем, не более 50 В;
- микросхемы могут напрямую работать с полупроводниковыми приборами различного типа;
- диапазон рабочих температур от минус 40 до плюс 85 °C.

Область применения: в исполнительных устройствах (реле, лампы, светодиоды, дисплеи, линии связи и логические устройства).

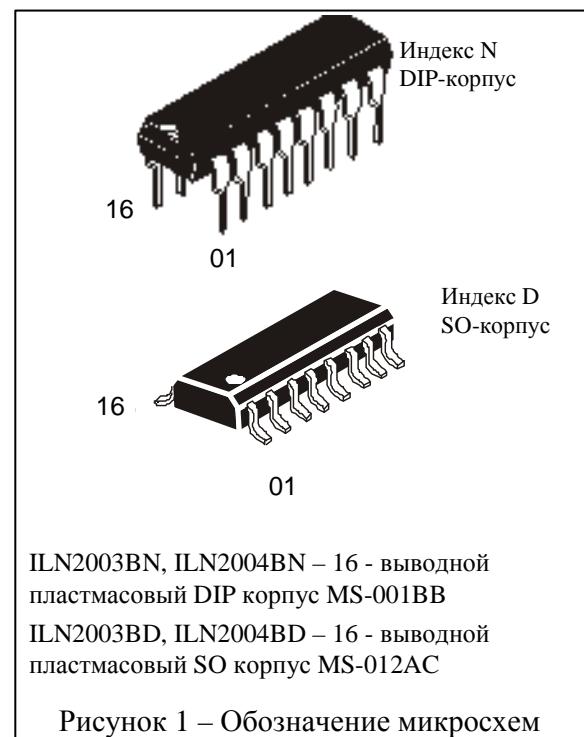


Рисунок 1 – Обозначение микросхем

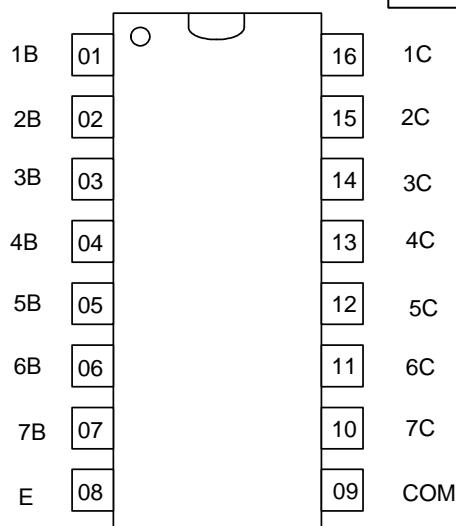
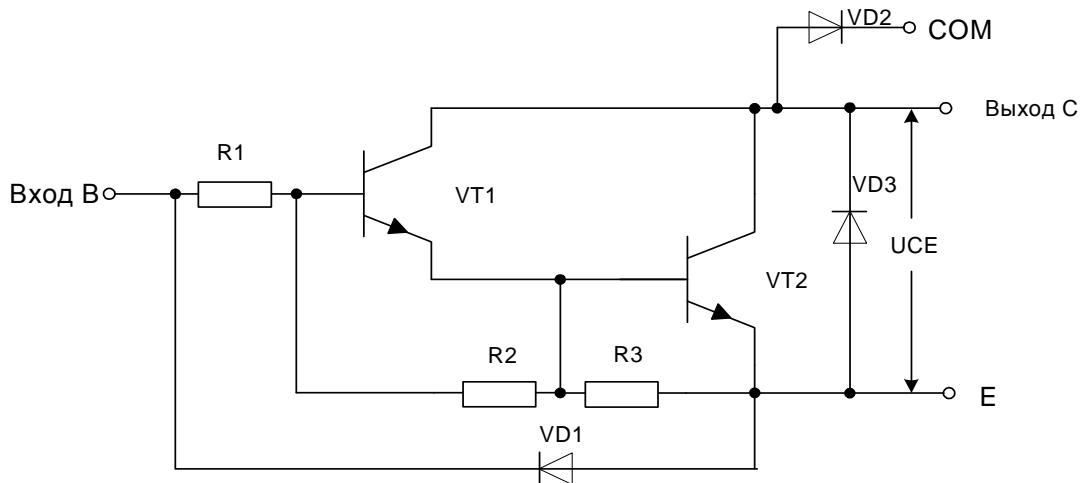


Рисунок 2 – Обозначение выводов в корпусе микросхем ILN2003BN, ILN2003BD, ILN2004BN, ILN2004BD

Таблица 1 - Назначение выводов микросхем в корпусе и контактных площадок (КП) кристалла

Номер КП	Номер вывода	Обозначение	Назначение
01	01	1B	Вход
02	02	2B	Вход
03	03	3B	Вход
04	04	4B	Вход
05	05	5B	Вход
06	06	6B	Вход
07	07	7B	Вход
08	08	E	Вывод эмиттера
09	08	E	Вывод эмиттера
10	09	COM	Вывод управления
11	09	COM	Вывод управления
12	10	7C	Выход
13	11	6C	Выход
14	12	5C	Выход
15	13	4C	Выход
16	14	3C	Выход
17	15	2C	Выход
18	16	1C	Выход



R1 – резистор сопротивлением 2,7 кОм для микросхем ILN2003BN, ILN2003BD;
10,5 кОм для микросхем ILN2004BN, ILN2004BD;

R2 – резистор сопротивлением 7,2 кОм;

R3 – резистор сопротивлением 3,0 кОм;

VD1 – VD3 – диоды;

VT1, VT2 – транзисторы

Рисунок 3 – Электрическая схема одного разряда токового драйвера микросхем



ИНТЕГРАЛ

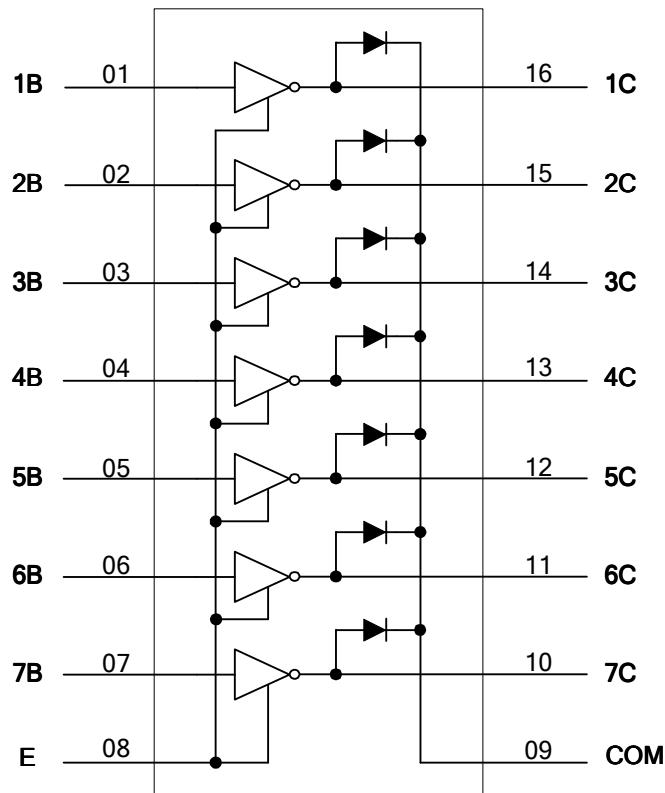


Рисунок 4 – Структурная схема микросхем



ИНТЕГРАЛ

ILN2003BN, ILN2003BD, ILN2004BN, ILN2004BD_R_v3 20.05.2013

Таблица 2 - Предельные электрические режимы

Обозначение параметра	Наименование параметра	Норма		Единица измерения
		не менее	не более	
U_I	Входное напряжение микросхем	–	30	В
U_{CE}	Напряжение коллектор-эмиттер	–	51	В
I_C	Максимальный пиковый коллекторный ток	–	500	мА
I_E	Общий эмиттерный ток	–	$ -2.5 $	А
U_R	Постоянное обратное напряжение диода по выводу управления	–	51	В
I_R	Ток диода по выводу управления	–	500	мА
T_{stg}	Температура хранения	-60	150	°C
T_j	Максимальная температура кристалла	–	151	°C

Таблица 3 - Предельно допустимые электрические режимы эксплуатации

Обозначение параметра	Наименование параметра	Норма		Единица измерения
		не менее	не более	
U_I	Входное напряжение микросхем ILN2003BN, ILN2003BD	–	3,85	В
U_I	Входное напряжение микросхем ILN2004BN, ILN2004BD	–	12	В
U_{CE}	Напряжение коллектор-эмиттер	–	50	В
I_C	Максимальный пиковый коллекторный ток	–	350	мА
U_R	Постоянное обратное напряжение диода по выводу управления	–	50	В
I_R	Ток диода по выводу управления	–	350	мА
T_j	Максимальная температура кристалла	–	150	°C



ИНТЕГРАЛ

Таблица 4 - Электрические параметры микросхем

Обозна- чение пара- метра	Наименование параметра	Режим измерения	Норма		Темпера- тура среды, °C	Едини- ца измере- ния
			не менее	не более		
$U_{I(on)}$	Входное напряжение при открытом состоянии выхода микросхем ILN2003BN, ILN2003BD	$I_C = 200 \text{ mA}$ $U_{CE} \leq 2 \text{ В}$	-	<u>2,4</u> 3,0	25 ± 10 -40; 85	B
		$I_C = 250 \text{ mA}$ $U_{CE} \leq 2 \text{ В}$		<u>2,7</u> 3,4		
		$I_C = 300 \text{ mA}$ $U_{CE} \leq 2 \text{ В}$		<u>3,0</u> 3,8		
		$I_C = 125 \text{ mA}$ $U_{CE} \leq 2 \text{ В}$		<u>5,0</u> 6,5		
	микросхем ILN2004BN, ILN2004BD	$I_C = 200 \text{ mA}$ $U_{CE} \leq 2 \text{ В}$		<u>6,0</u> 7,5		
		$I_C = 275 \text{ mA}$ $U_{CE} \leq 2 \text{ В}$		<u>7,0</u> 8,5		
		$I_C = 350 \text{ mA}$ $U_{CE} \leq 2 \text{ В}$		<u>8,0</u> 9,5		
$U_{CE(sat)}$	Напряжение насыщения коллектор-эмиттер	$I_C = 100 \text{ mA}$ $I_I = 250 \text{ мкА}$	-	<u>1,1</u> 1,4	25 ± 10 -40; 85	B
		$I_C = 200 \text{ mA}$ $I_I = 350 \text{ мкА}$		<u>1,3</u> 1,6		
		$I_C = 350 \text{ mA}$ $I_I = 500 \text{ мкА}$		<u>1,6</u> 2,0		
I_{CEX}	Ток коллектора при закрытом состоянии выхода микросхем ILN2003BN, LN2003BD, LN2004BN, ILN2004BD	$U_I = 3 \text{ В}$ $I_I = 0 \text{ мА}$ $U_{CE} = 50 \text{ В}$	-	<u>20</u> 100	25 ± 10 -40; 85	мкА
		$U_I = 1 \text{ В}$ $I_I = 0 \text{ мА}$ $U_{CE} = 50 \text{ В}$		<u>250</u> 500		
U_F	Постоянное прямое напряжение диода по выводу управления	$I_F = 350 \text{ мА}$	-	<u>2,0</u> 2,5	25 ± 10 -40; 85	B
$I_{I(off)}$	Входной ток при закрытом состоянии выхода	$U_{CE} = 50 \text{ В}$ $I_C \leq 500 \text{ мкА}$	<u>65</u> 50	-	25 ± 10 -40; 85	мкА
I_I	Входной ток микросхем ILN2003BN, ILN2003BD	$U_I = 3,85 \text{ В}$	-	<u>1,35</u> 1,7	25 ± 10 -40; 85	mA
		$U_I = 5,0 \text{ В}$		<u>0,5</u> 1,0		
		$U_I = 12 \text{ В}$		<u>1,45</u> 2,5		
I_R	Обратный ток диода по выводу управления	$U_R = 50 \text{ В}$	-	<u>50</u> 100	25 ± 10 -40; 85	мкА
U_{OH}	Выходное напряжение высокого уровня	$U_S = 50 \text{ В}$ $I_O = 300 \text{ мА}$	30	-	25 ± 10	B
t_{PHL}, t_{PLH}	Время задержки распространения при включении, выключении, мкс	$U_S = 50 \text{ В}$	-	1,0	25 ± 10	мкс

Примечание – U_S – питающее напряжение при измерении параметров U_{OH} , t_{PHL} , t_{PLH} 

ИНТЕГРАЛ

Краткое описание микросхем

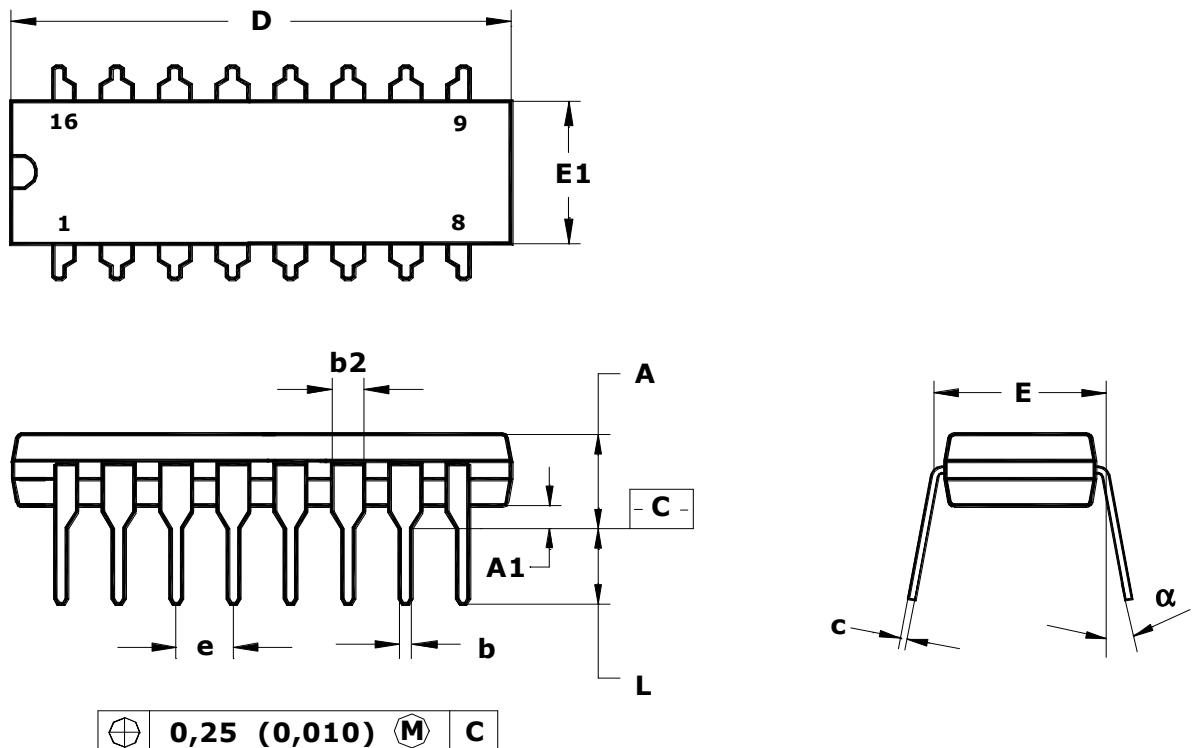
Микросхемы представляют собой матрицу из семи пар при транзисторов, включенных по схеме Дарлингтона, обладающих высоковольтными выходами с большой токовой нагрузкой, с диодами, включенными по схеме с общим катодом, для подключения индуктивной нагрузки. Номинальное значение тока, протекающего через коллектор одного составного транзистора Дарлингтона (одного разряда), составляет 500 мА. Для увеличения тока составные транзисторы Дарлингтона могут быть включены параллельно.

В микросхемах ILN2003BN, ILN2003BD в базовых цепях транзисторов Дарлингтона включены резисторы 2,7 кОм и микросхемы напрямую могут работать с ТТЛ или 5 В КМОП приборами.

В микросхемах ILN2004BN, ILN2004BD в базовых цепях транзисторов Дарлингтона включены резисторы 10,5 кОм и микросхемы могут напрямую работать с КМОП приборами с напряжением питания 6-15 В.

**ИНТЕГРАЛ**

ILN2003BN, ILN2003BD, ILN2004BN, ILN2004BD_R_v3 20.05.2013



Примечание - Размеры D, E1 не включают величину облоя, которая не должна превышать 0,25 мм (0,010) на сторону.

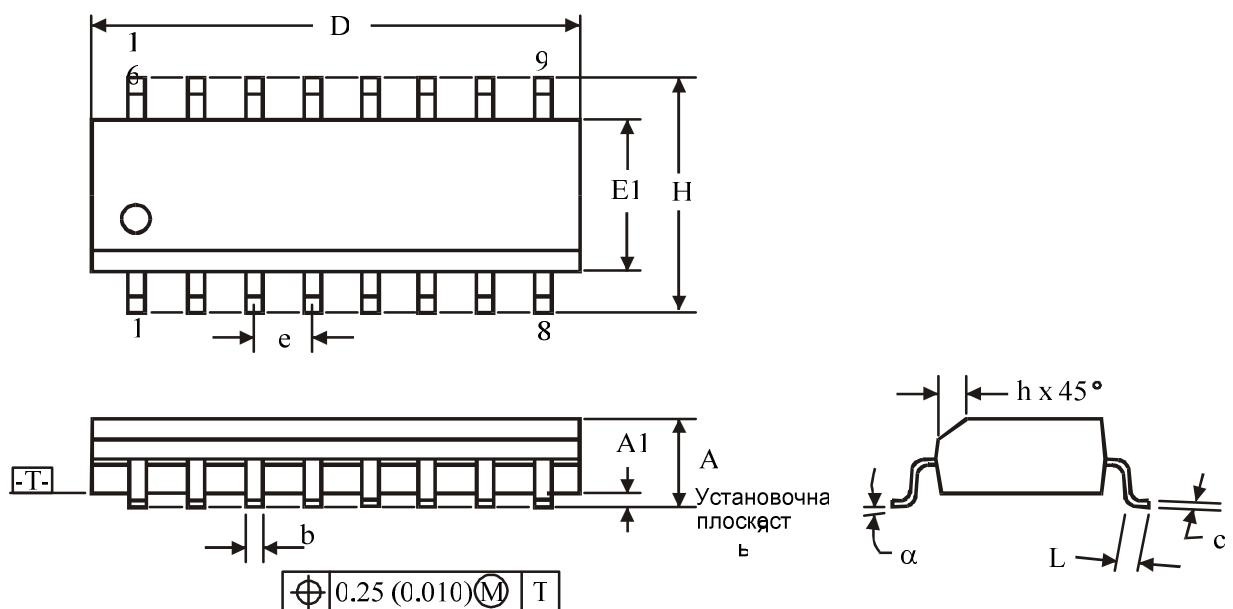
	D	E1	A	b	b2	e	α	L	E	c	A1
Миллиметры											
min	18,93	6,07	—	0,36	1,14	2,54	0~	2,93	7,62	0,20	0,38
max	19,43	7,11	5,33	0,56	1,78		15~	3,81	8,26	0,36	—
Дюймы											
min	0,355	0,240	—	0,014	0,045	0,1	0~	0,115	0,300	0,008	0,015
max	0,400	0,280	0,210	0,022	0,070		15~	0,150	0,325	0,014	—

Рисунок 5 – Габаритные размеры DIP-корпуса MS-001BB



ИНТЕГРАЛ

ILN2003BN, ILN2003BD, ILN2004BN, ILN2004BD_R_v3 20.05.2013



Примечание - Размеры D, E1 не включают величину облоя, которая не должна превышать 0,25 мм (0,010) на сторону.

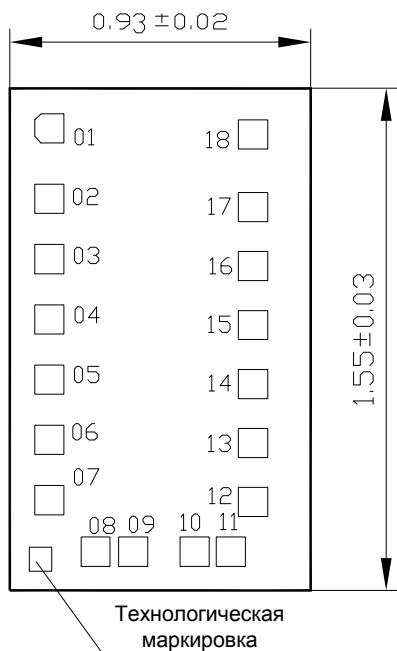
	D	E1	A	b	h	e	α	L	H	c	A1
Миллиметры											
min	9,80	3,80	1,35	0,33	0,25		0~	0,40	5,80	0,19	0,10
max	10,00	4,00	1,75	0,51	0,50	1,27	8~	1,27	6,20	0,25	0,25
Дюймы											
min	0,386	0,150	0,053	0,013	0,010	0,050	0~	0,016	0,228	0,007	0,004
max	0,394	0,157	0,069	0,020	0,020		8~	0,050	0,244	0,010	0,010

Рисунок 6 – Габаритные размеры SO-корпуса MS-012AC



ИНТЕГРАП

ILN2003BN, ILN2003BD, ILN2004BN, ILN2004BD

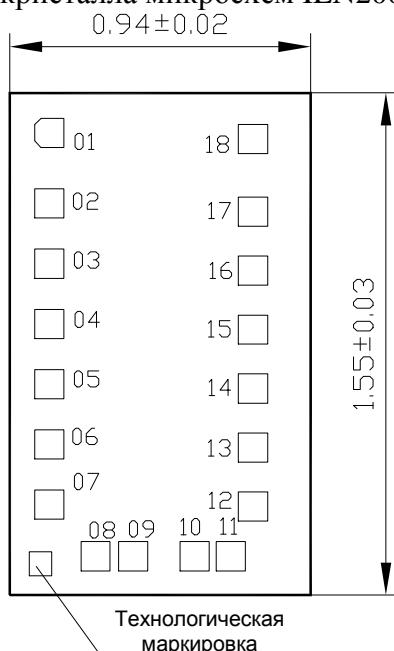


Толщина кристалла 0.35 ± 0.02 мм.

Технологическая маркировка на кристалле: 2003S.

Координаты технологической маркировки, мм: левый нижний угол $x = 0,053$, $y = 0,105$.

Рисунок 7 – Внешний вид кристалла микросхем ILN2003BN, ILN2003BD



Толщина кристалла 0.35 ± 0.02 мм.

Технологическая маркировка на кристалле: 2004S.

Координаты технологической маркировки, мм: левый нижний угол $x = 0,056$, $y = 0,105$.

Рисунок 8 – Внешний вид кристалла микросхем ILN2004BN, ILN2004BD

Таблица 5 - Координаты и размеры контактных площадок микросхем ILN2003BN, ILN2003BD

Номер контактной пло-щадки	Координаты (левый нижний угол), мм	
	X	Y
01	0,077	1,382
02	0,077	1,164
03	0,077	0,978
04	0,077	0,792
05	0,077	0,606
06	0,077	0,420
07	0,077	0,234
08	0,220	0,075
09	0,336	0,075
10	0,526	0,075
11	0,638	0,075
12	0,7065	0,2285
13	0,7065	0,4105
14	0,7065	0,5925
15	0,7065	0,7745
16	0,7065	0,9565
17	0,7065	1,1385
18	0,7065	1,3625

Примечание – Координаты и размеры контактных площадок 0,09 x 0,09 мм даны по слою «Пассивация»

Толщина и состав металла на планарной стороне	Al + 1 % Si + Al 2,2 ± 0,2 мкм
Толщина и состав металла на непланарной стороне	-

ILN2003BN, ILN2003BD, ILN2004BN, ILN2004BD

Таблица 6 - Координаты и размеры контактных площадок микросхем ILN2004BN, ILN2004BD

Номер контактной площадки	Координаты (левый нижний угол), мм	
	X	Y
01	0,081	1,382
02	0,077	1,164
03	0,077	0,978
04	0,077	0,792
05	0,077	0,606
06	0,077	0,420
07	0,077	0,234
08	0,230	0,075
09	0,346	0,075
10	0,536	0,075
11	0,648	0,075
12	0,7165	0,2285
13	0,7165	0,4105
14	0,7165	0,5925
15	0,7165	0,7745
16	0,7165	0,9565
17	0,7165	1,1385
18	0,7165	1,366

Примечание – Координаты и размеры контактных площадок 0,09 x 0,09 мм даны по слову «Пассивация»

Толщина и состав металла на планарной стороне	Al + 1 % Si 0,7 ± 0,07 мкм
Толщина и состав металла на непланарной стороне	-



ИНТЕГРАЛ

ILN2003BN, ILN2003BD, ILN2004BN, ILN2004BD_R_v3 20.05.2013