

**588ВГ6 и Н588ВГ6**  
контроллер оконечного устройства  
мультиплексной линии связи

### Назначение

Микросхема представляет собой контроллер оконечного устройства мультиплексной линии связи, выполненный на основе планарной КМОП технологии, предназначенный для работы в составе микропроцессорного комплекта серии 588. Микросхема предназначена для применения в аппаратуре специального назначения с жестко ограниченными энергопотреблением и весогабаритными характеристиками.

### Обозначение технических условий

- БКО.347.367-12ТУ

### Диапазон температур

- диапазон рабочих температур от - 60 до + 125 °С

### Корпусное исполнение

- корпус Н16.48-1В для Н588ВГ6
- корпус 4134.48-2 для 588ВГ6

**Таблица 1. Предельно допустимые параметры 588ВГ6 и Н588ВГ6**

Наименование параметров	Единицы измерения	Буквенное обозначение	Норма	
			Предельно допустимый режим	
			Не менее	Не более
Напряжение питания	В	$U_{CC}$	4,5	5,5
Входное напряжение низкого уровня	В	$U_{IL}$	0	0,8
Входное напряжение высокого уровня	В	$U_{IH}$	$U_{CC}-0,8$	$U_{CC}$
Напряжение прикладываемое к выходу	В	$U_{OI}$	0	$U_{CC}$
Ёмкость нагрузки	пФ	$C_L$	-	50
Время фронта нарастания и время фронта спада сигнала	нс	$t_{LH}, t_{HL}$	-	10 (150*)
Частота следования импульсов тактовых сигналов	МГц	$f_C$	-	12

**Назначение выводов**

Вывод	Назначение	Вывод	Назначение
№1	Вход "Выбор данных" SED	№25	Выход «Общий режим» M0
№2	Вход "Выбор команд" SEINS	№26	Выход " Команда" INS
№3	Вход/выход "BIT1 униполярного слова" BIT1	№27	Вход «Адрес двенадцатого разряда» A0
№4	Вход «Разрешения считывания BY1» ERD1	№28	Вход «тринадцатого разряда» A1
№5	Вход «Разрешения записи BY1» EWR1	№29	Выход "Условие контроллер/ оконечное устройство" CC
№6	Вход/выход "BIT2 униполярного слова" BIT2	№30	Выход "Условие заполненности регистра кодера" CCRG
№7	Вход/выход "BIT3 униполярного слова" BIT3	№31	Вход «Адрес четырнадцатого разряда» A2
№8	Вход/выход "BIT4 униполярного слова" BIT4	№32	Вход «Адрес пятнадцатого разряда» A3
№9	Вход/выход "BIT5 униполярного слова" BIT5	№33	Вход «Адрес шестнадцатого разряда» A4
№10	Вход/выход "BIT6 униполярного слова" BIT6	№34	Выход биполярного нуля данных/команд INSD
№11	Вход/выход "BIT7 униполярного слова" BIT7	№35	Вход «Ретрансляция» REF
№12	Вход/выход "BIT8 униполярного слова" BIT8	№36	Выход биполярной единицы данных/команд DINS
№13	Вход/выход "BIT9 униполярного слова" BIT9	№37	Вход биполярной единицы данных/команд DINS
№14	Вход/выход "BIT10 униполярного слова" BIT10	№38	Вход «Ввод биполярного поля данных/команд» INSD
№15	Вход/выход "BIT11 униполярного слова" BIT11	№39	Выход генератора GN1
№16	Вход/выход "BIT12 униполярного слова" BIT12	№40	Вход/выход генератора GN2
№17	Вход/выход "BIT13 униполярного слова" BIT13	№41	Вход "Синхронизация" SYN
№18	Вход/выход "BIT14 униполярного слова" BIT14	№42	Вход «Пуск команд» STINS
№19	Вход/выход "BIT15 униполярного слова" BIT15	№43	Вход «Пуск данных» STD
№20	Выход «Состояние командного слова» SAINS	№44	Установка в исходное состояние SR
№21	Выход «Контроль адреса» CHA	№45	Выход «Условие незаполненности регистра декоратора» CCRGDK
№22	Вход/выход "BIT16 униполярного слова" BIT16	№46	Вход «Разрешение записи BY2» EWR2
№23	Выход "Контроль данных" CHD	№47	Вход «Разрешение считывания BY2» ERD2
№24	Вывод питания от источника напряжения U	№48	Общий вывод OV

**Таблица 2. Основные электрические параметры 588ВГ6 и Н588ВГ6 при  $T_{\text{окр. среды}} = + 25 \text{ }^\circ\text{C}$** 

Параметры	Обозначение	Ед. изм.	Режимы измерения	Min	Max
Выходное напряжение высокого уровня	$U_{OH}$	В	$U_{CC}=5V \pm 10\%$ $I_{OH} = -40 \mu\text{A}$ $U_{IH1} = (U_{CC} - 0,8) \text{ В}$ $U_{IL} = 0,8 \text{ В}$ $U_{IH2} = 0,7U_{CC} \text{ В}$	$U_{CC} - 0,4$	-
Выходное напряжение низкого уровня	$U_{OL}$	В	$U_{CC}=5V \pm 10\%$ $U_{IH1} = (U_{CC} - 0,8) \text{ В}$ $U_{IL} = 0,8 \text{ В}$ $I_{OL} = 0,8 \text{ mA}$ $U_{IH2} = 0,7U_{CC} \text{ В}$	-	0,4
Входной ток высокого уровня	$I_{IH}$	мкА	$U_{CC}=5V \pm 10\%$ $U_{IH} = (U_{CC} - 0,4) \text{ В}$	-	40
Входной ток низкого уровня	$I_{IL}$	мкА	$U_{CC}=5V \pm 10\%$ $U_{IL} = 0,4 \text{ В}$	-	-40
Выходной ток высокого уровня	$I_{OH}$	мА	$U_{CC}=5V \pm 10\%$ $U_{IH1} = (U_{CC} - 0,8) \text{ В}$ $U_{IH2} = 0,7U_{CC} \text{ В}$ $U_{IL} = 0,8 \text{ В}$ $U_{OH} = (U_{CC} - 0,4) \text{ В}$	-0,04	-
Выходной ток низкого уровня	$I_{OL}$	мА	$U_{CC}=5V \pm 10\%$ $U_{IH1} = (U_{CC} - 0,8) \text{ В}$ $U_{IH2} = 0,7U_{CC} \text{ В}$ $U_{IL} = 0,8 \text{ В}$ $U_{OL} = 0,4 \text{ В}$	0,8	-
Ток потребления	$I_{CC}$	мА	$U_{CC}=5V \pm 10\%$ $U_{IL} = 0,4 \text{ В}$ $U_{IH} = (U_{CC} - 0,4) \text{ В}$	-	0,1
Время задержки распространения сигнала	$t_P (\text{ERD-BIT})$	нс	$U_{CC}=5V \pm 10\%$ $U_{IL} = 0$ $C_L = 50 \text{ пФ} \pm 10\%$ $R_L = 5,1 \text{ КОМ} \pm 5\%$ $U_{IH} = U_{CC}$		250

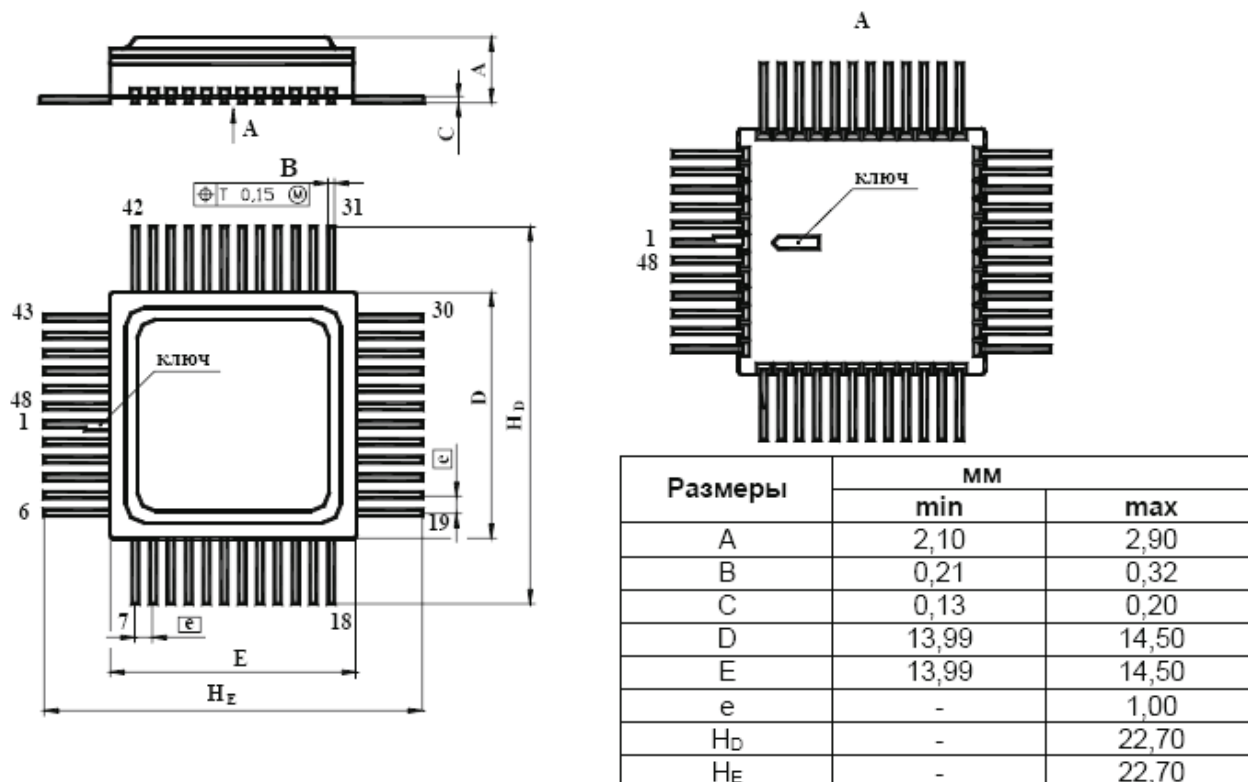
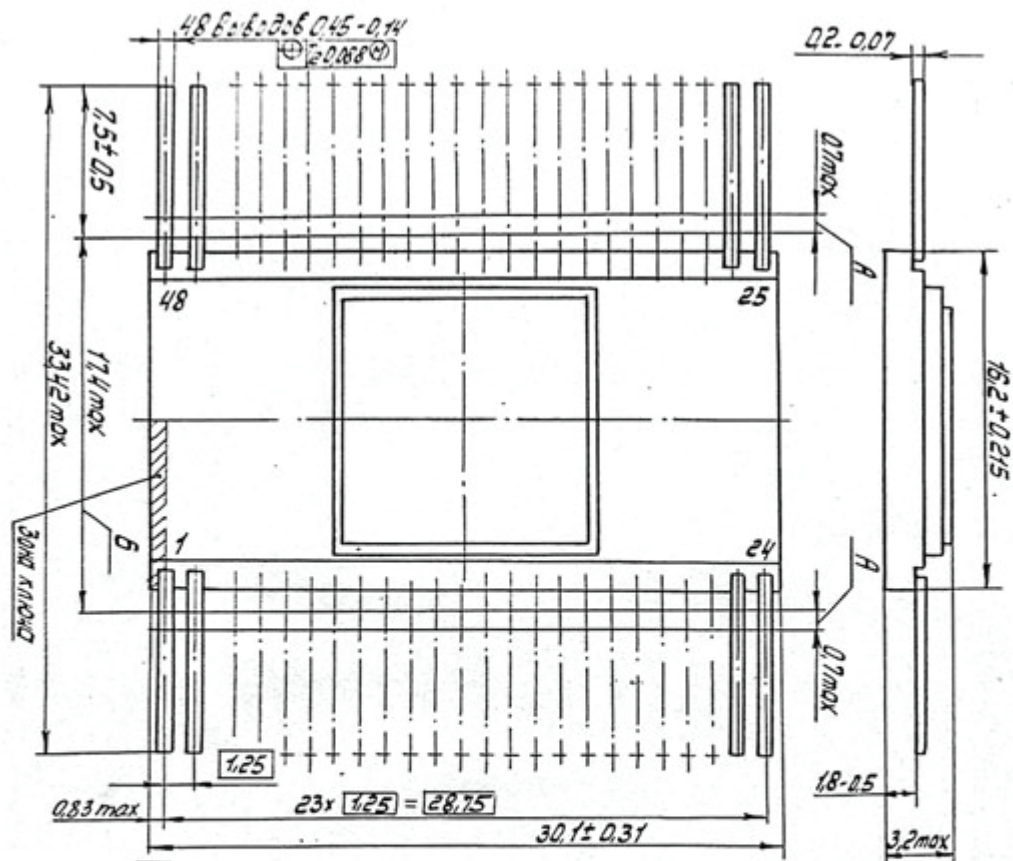


Рисунок 1. Габаритный чертеж корпуса N16.48-1B



1. А - длина выводов в пределах которой производится контроль сечения осей выводов от номинального расположения.
2. Б - ширина зоны, которая включает действительную ширину микросхемы и часть выводов, непригодную для монтажа.
3. Нумерация выводов показана условно.
4. Микросхема интегральная в корпусе 4134.48-2 нб,  
 ④ 4134.48-5НБ

Рисунок 2. Габаритный чертеж корпуса 4134.48-2



ОАО "ИНТЕГРАЛ", г. Минск, Республика Беларусь

Внимание! Данная техническая спецификация является ознакомительной и не может заменить собой учтенный экземпляр технических условий или этикетку на изделие.

ОАО "ИНТЕГРАЛ" сохраняет за собой право вносить изменения в описания технических характеристик изделий без предварительного уведомления.

Изображения корпусов приводятся для иллюстрации. Ссылки на зарубежные прототипы не подразумевают полного совпадения конструкции и/или технологии. Изделие ОАО "ИНТЕГРАЛ" чаще всего является ближайшим или функциональным аналогом.

Контактная информация предприятия доступна на сайте:

<http://www.integral.by>