

588ВУ2 и Н588ВУ2
арифметическое устройство
микропроцессора

Назначение

Микросхема 588ВУ2А-0001 - 588ВУ2А-0007 (Н588ВУ2А-0001 - Н588ВУ2А-0007), 588ВУ2Б-0001 - 588ВУ2Б-0007 (Н588ВУ2Б-0001 - Н588ВУ2Б-0007) - микропрограммная управляющая память, выполненная на основе КМОП технологии. Микросхема предназначена для применения совместно с микросхемами типа 588ВС2А, 588ВС2Б, 588ВГ1 (Н588ВС2А, Н588ВС2Б, Н588ВГ1) в процессоре микро-ЭВМ с системой команд и интерфейсом микро-ЭВМ "Электроника-60".

Микросхема 588ВУ2В-0001 - 588ВУ2В-0007 (Н588ВУ2В-0001 - Н588ВУ2В-0007) предназначена для применения совместно с микросхемами типа 588ВС2В, 588ВГ1В (Н588ВС2В, Н588ВГ1В) в процессоре микро-ЭВМ с системой команд и интерфейсом микро-ЭВМ "Электроника-60".

Обозначение технических условий

- БКО.347.367-02 ТУ

Диапазон температур

- диапазон рабочих температур от - 60 до + 125 °С

Корпусное исполнение

- корпус Н14.42-1В для Н588ВУ2А, Н588ВУ2Б, Н588ВУ2В
- корпус 429.42-5 для 588ВУ2А, 588ВУ2Б, 588ВУ2В

Назначение выводов

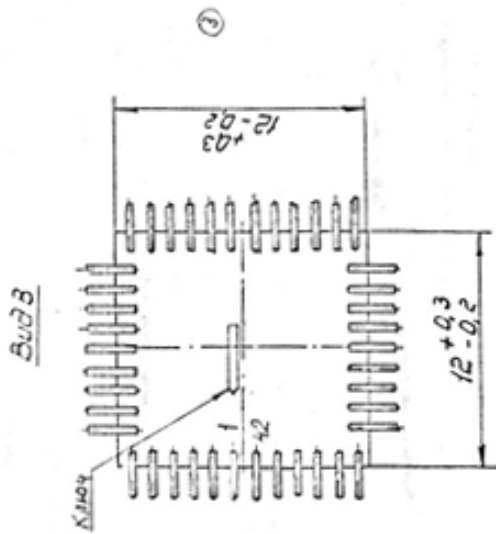
Вывод	Назначение	Вывод	Назначение
№1	Вход разряда магистралей состояний B0	№22	Выход разряда магистралей микрокоманд MINS0
№2	Вход разряда магистралей состояний B1	№23	Выход разряда магистралей микрокоманд MINS1
№3	Вход разряда магистралей состояний B2	№24	Выход разряда магистралей микрокоманд MINS2
№4	Вход разряда магистралей состояний B3	№25	Выход разряда магистралей микрокоманд MINS3
№5	Вход разряда магистралей команд INS0	№26	Выход разряда магистралей микрокоманд MINS4
№6	Вход разряда магистралей команд INS1	№27	Выход разряда магистралей микрокоманд MINS5
№7	Вход разряда магистралей команд INS2	№28	Выход разряда магистралей микрокоманд MINS6
№8	Вход разряда магистралей команд INS3	№29	Выход разряда магистралей микрокоманд MINS7
№9	Вход разряда магистралей команд INS4	№30	Выход разряда магистралей микрокоманд MINS8
№10	Вход разряда магистралей команд INS5	№31	Выход разряда магистралей микрокоманд MINS9
№11	Вход разряда магистралей команд INS6	№32	Выход разряда магистралей микрокоманд MINS10
№12	Вход разряда магистралей команд INS7	№33	Выход разряда магистралей микрокоманд MINS11
№13	Вход разряда магистралей команд INS8	№34	Выход разряда магистралей микрокоманд MINS12
№14	Вход разряда магистралей команд INS9	№35	Вход разряда магистралей состояний B4
№15	Вход разряда магистралей команд INS10	№36	Вход синхросигнала квитирования приема микрокоманды $\overline{RCAK2}$
№16	Вход разряда магистралей команд INS11	№37	Вход сигнала обнуления регистра состояний и перевода регистра следующего адреса в состояние "000001" SR2
№17	Вход разряда магистралей команд INS12	№38	Выход сигнала "Конец команды" END
№18	Вход разряда магистралей команд INS13	№39	Вход сигнала обнуления регистра следующего адреса и регистра состояний SR1
№19	Вход разряда магистралей команд INS14	№40	Выход синхросигнала квитирования приема команды $\overline{RCAK1}$
№20	Вход разряда магистралей команд INS15	№41	Вход синхросигнала для приема команды \overline{SYNRC}
№21	Общий вывод 0V	№42	Вывод питания от источника напряжения U

Таблица 1. Основные электрические параметры 588ВУ2А,Б и Н588ВУ2А,Б при $T_{\text{окр. среды}} = + 25 \text{ }^\circ\text{C}$

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Норма	
		не менее	не более
Выходное напряжение низкого уровня, В, при $U_{\text{сц}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{сц}} - 0,8) \text{ В}$, $I_{\text{OL}} = 0,8 \text{ мА}$	U_{OL}	-	0,4
Выходной ток низкого уровня, мА, при $U_{\text{сц}} = 5 \text{ В} \pm 10 \%$, $U_{\text{OL}} = 0,4 \text{ В}$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{сц}} - 0,8) \text{ В}$	I_{OL}	0,8	-
Ток потребления, мА, при $U_{\text{сц}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0 \text{ В}$, $U_{\text{IH}} = 5,5 \text{ В}$	$I_{\text{сц}}$	-	0,09
Входной ток высокого уровня, мкА, при $U_{\text{сц}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{сц}} - 0,8) \text{ В}$	I_{IH}	-	10
Входной ток низкого уровня, мкА, при $U_{\text{сц}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{сц}} - 0,8) \text{ В}$	I_{IL}	-	-10
Время задержки распространения сигнала, нс, при $U_{\text{сц}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,4 \text{ В}$, $U_{\text{IH}} = (U_{\text{сц}} - 0,4) \text{ В}$, $C_L \leq 100 \text{ пФ}$	$t_{\text{P}}(\text{RCAK2} - \text{MINS})$	-	650
	$t_{\text{P}}(\text{SYNRC} - \text{END})$	-	300
	$t_{\text{P}}(\text{RCAK2}, \text{HL-END, LH})$	-	200
	$t_{\text{P}}(\text{SYNRC} - \text{MINS})$	-	$\frac{400}{650}$
для микросхем: <u>588ВУ2А</u> <u>588ВУ2Б</u>			

Таблица 2. Основные электрические параметры 588ВУ2В и Н588ВУ2В при $T_{\text{окр. среды}} = + 25 \text{ }^\circ\text{C}$

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Норма	
		не менее	не более
Выходное напряжение низкого уровня, В, при $U_{\text{сц}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{сц}} - 0,8) \text{ В}$, $I_{\text{OL}} = 0,8 \text{ мА}$	U_{OL}	-	0,4
Выходной ток низкого уровня, мА, при $U_{\text{сц}} = 5 \text{ В} \pm 10 \%$, $U_{\text{OL}} = 0,4 \text{ В}$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{сц}} - 0,8) \text{ В}$	I_{OL}	0,8	-
Ток потребления, мА, при $U_{\text{сц}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0 \text{ В}$, $U_{\text{IH}} = 5,5 \text{ В}$	$I_{\text{сц}}$	-	0,09
Входной ток высокого уровня, мкА, при $U_{\text{сц}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{сц}} - 0,8) \text{ В}$	I_{IH}	-	10
Входной ток низкого уровня, мкА, при $U_{\text{сц}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{сц}} - 0,8) \text{ В}$	I_{IL}	-	-10
Время задержки распространения сигнала, нс, при $U_{\text{сц}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,4 \text{ В}$, $U_{\text{IH}} = (U_{\text{сц}} - 0,4) \text{ В}$, $C_L \leq 100 \text{ пФ}$	$t_{\text{P}}(\text{RCAK2} - \text{MINS})$	-	260
	$t_{\text{P}}(\text{SYNRC} - \text{END})$	-	120
	$t_{\text{P}}(\text{RCAK2}, \text{HL-END, LH})$	-	100
	$t_{\text{P}}(\text{SYNRC} - \text{MINS})$	-	450



1. А-длина вывода в пределах которой производится монтаж стандартная так как все элементы выводятся от стандартного расположения.
2. Б-ширина зоны, которая включает в себя все элементы вывода и контролируемую часть вывода.
3. Интерация выводимого элемента.
4. Матрица интерактивная в корпусе с. н. н. 42-28НБ, н. н. 42-18НБ, н. н. 42-18Н, н. н. 42-18НБ, н. н. 42-28Н.

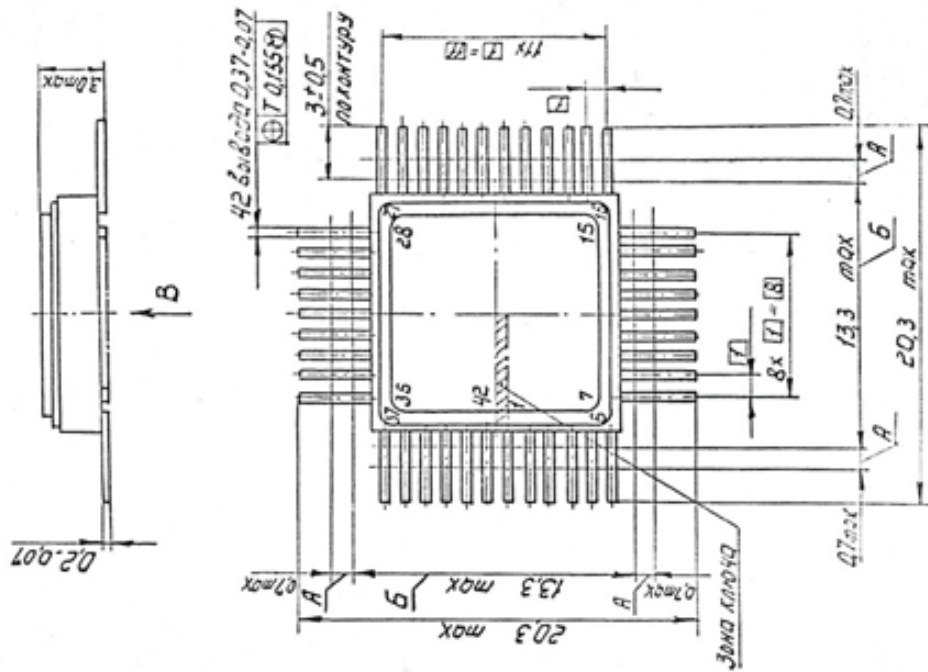
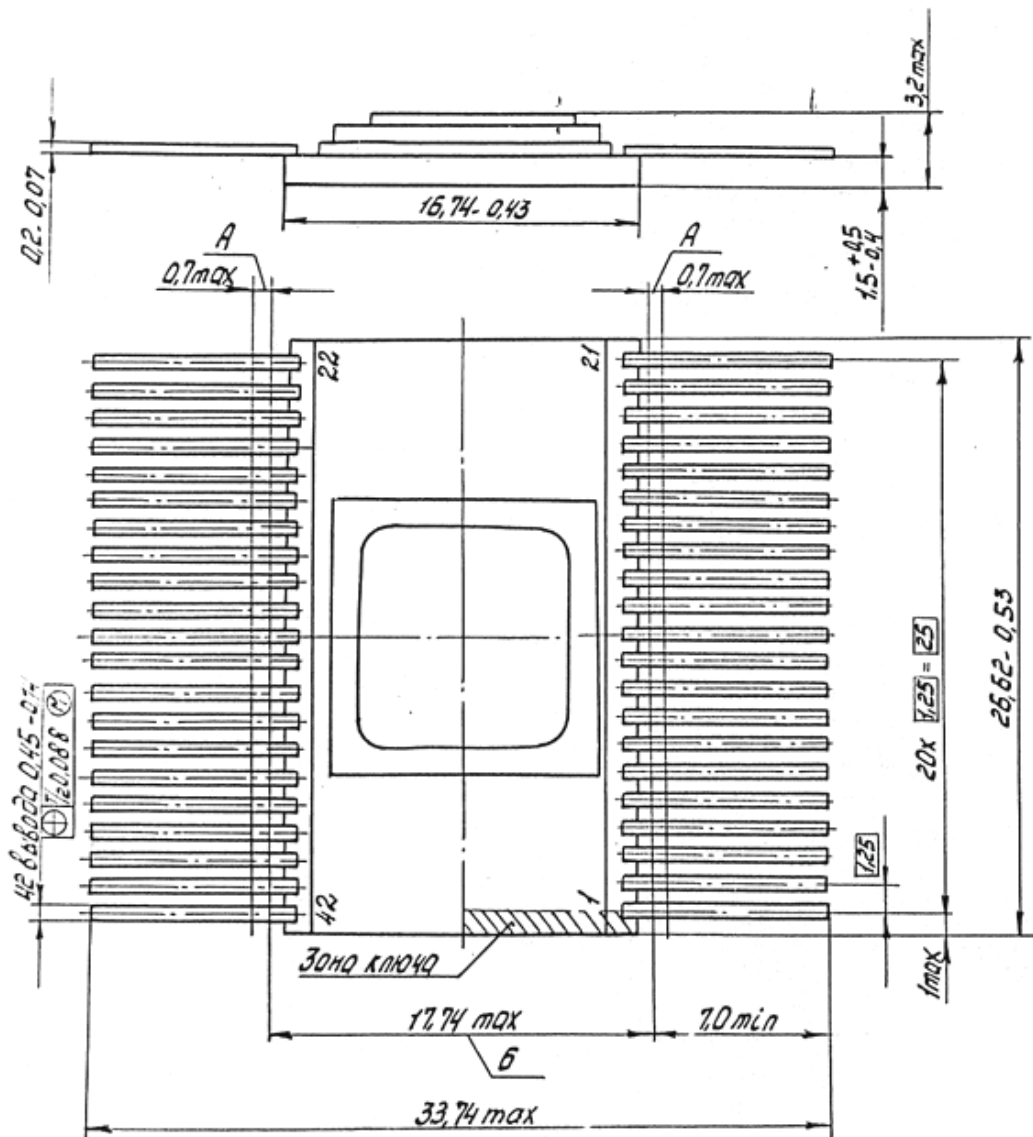


Рисунок 1. Габаритный чертеж корпуса Н14.42-1В



1. А - длина вывода, в пределах которой производится контроль смещения плоскостей симметрии выводов от номинального расположения.
2. б - ширина зоны, которая включает действительную ширину микросхемы и часть выводов, непригодную для монтажа.
3. Нумерация выводов показана условно.

Рисунок 2. Габаритный чертеж корпуса 429.42-5



ОАО "ИНТЕГРАЛ", г. Минск, Республика Беларусь

Внимание! Данная техническая спецификация является ознакомительной и не может заменить собой учтенный экземпляр технических условий или этикетку на изделие.

ОАО "ИНТЕГРАЛ" сохраняет за собой право вносить изменения в описания технических характеристик изделий без предварительного уведомления.

Изображения корпусов приводятся для иллюстрации. Ссылки на зарубежные прототипы не подразумевают полного совпадения конструкции и/или технологии. Изделие ОАО "ИНТЕГРАЛ" чаще всего является ближайшим или функциональным аналогом.

Контактная информация предприятия доступна на сайте:

<http://www.integral.by>