

588ИР1, Н588ИР1
многофункциональный буферный регистр

Назначение

Микросхема 588ИР1 – многофункциональный буферный регистр, выполненный на основе планарной КМОП технологии. Микросхема предназначена для применения в аппаратуре с жестко ограниченным энергопотреблением и весогабаритными характеристиками. Диапазон рабочих температур от - 60 до + 125 °С

Обозначение технических условий

- БКО.347.367-07 ТУ

Корпусное исполнение

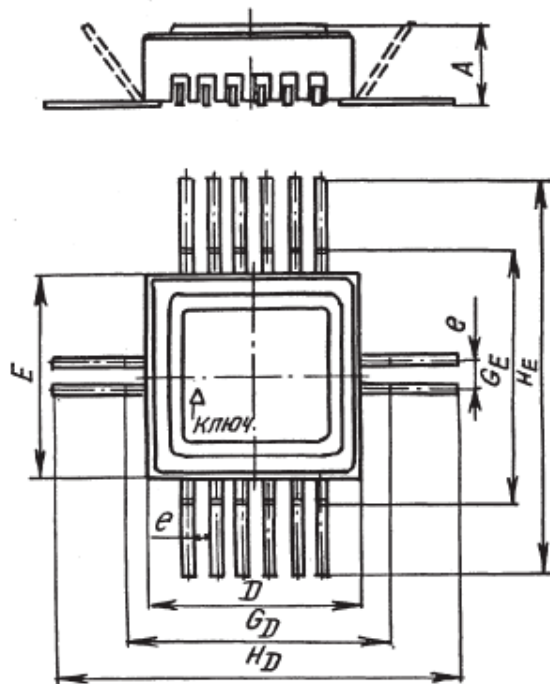
- корпус Н09.28-1В для Н588ИР1
- корпус 4119.28-1.01 для 588ИР1

Таблица 1. Основные электрические параметры 588ИР1 и Н588ИР1 при $T_{\text{окр. среды}} = + 25 \text{ }^\circ\text{C}$

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Норма	
		не менее	не более
Выходной ток низкого уровня, мА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{OL}} = 0,4 \text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$, $U_{\text{IL}} = 0,8 \text{ В}$	I_{OL}	1,0	-
Выходной ток высокого уровня, мА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{OH}} = (U_{\text{CC}} - 0,4) \text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$, $U_{\text{IL}} = 0,8 \text{ В}$	I_{OH}	$ -0,6 $	-
Ток потребления, мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$	I_{CC}	-	80
Выходной ток низкого уровня в состоянии “Выключено”, мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$, $U_{\text{OL}} = 0,8 \text{ В}$	I_{OZL}	-	$ -300 $
Входной ток высокого уровня, мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$	I_{IH}	-	1,0
Входной ток низкого уровня, мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,8 \text{ В}$	I_{IL}	-	$ -1,0 $
Время задержки распространения сигнала, нс, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$, $U_{\text{IL}} = 0,4 \text{ В}$, $C_L \leq 100 \text{ пФ}$	$t_{\text{P}}(\overline{\text{WR}} - \overline{\text{WRO}})$	-	80
Время задержки распространения сигнала, нс, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$, $U_{\text{IL}} = 0,4 \text{ В}$, $C_L \leq 100 \text{ пФ}$	$t_{\text{P}}(\overline{\text{RD}} - \overline{\text{RDO}})$	-	120
Выходное напряжение высокого уровня, В, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $I_{\text{OH}} = -0,4 \text{ мА}$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$	U_{OH}	$U_{\text{CC}} - 0,4$	-
Выходное напряжение низкого уровня, В, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$, $I_{\text{OL}} = 0,8 \text{ мА}$	U_{OL}	-	0,4

Назначение выводов

Вывод	Назначение	Вывод	Назначение
№1	Вход управления формированием/ контролем четности F / \overline{CH}	№15	Вход сигнала "Инверсия" \overline{IN}
№2	Вход сигнала выбора микросхемы \overline{CS}	№16	Выход разряда информационной магистралы D2.7
№3	Вход сигнала "Запись" \overline{WR}	№17	Выход разряда информационной магистралы D2.6
№4	Вход сигнала "Чтение" \overline{RD}	№18	Выход разряда информационной магистралы D2.5
№5	Вход установки в состояние "логический 0" R	№19	Выход разряда информационной магистралы D2.4
№6	Вход разряда информационной магистралы D1.0	№20	Выход разряда информационной магистралы D2.3
№7	Вход разряда информационной магистралы D1.1	№21	Выход разряда информационной магистралы D2.2
№8	Вход разряда информационной магистралы D1.2	№22	Выход разряда информационной магистралы D2.1
№9	Вход разряда информационной магистралы D1.3	№23	Выход разряда информационной магистралы D2.0
№10	Вход разряда информационной магистралы D1.4	№24	Вход/ выход бита четности BIT
№11	Вход разряда информационной магистралы D1.5	№25	Выход сигнала "Чтение выполнено" \overline{RDO}
№12	Вход разряда информационной магистралы D1.6	№26	Выход сигнала "Запись выполнена" \overline{WRO}
№13	Вход разряда информационной магистралы D1.7	№27	Выход сигнала ошибка ER
№14	Общий вывод 0V	№28	Вывод питания от источника напряжения U



Корпус	мм			
	D_{max}	E_{max}	H_D_{max}	H_E_{max}
H02.14-1B	6,8	6,8	15,20	15,20
H02.14-2B	6,78	6,78	14,58	14,58
H04.16-1B	8,2	7,8	16,60	15,58
H04.16-2B	8,08	7,63	15,58	15,58
H06.24-1B	9,48	7,88	17,38	15,8
H09.18-1B	9,68	9,68	17,58	17,58
H09.28-1B	9,66	9,68	17,68	17,68
H14.42-1B	12,315	12,315	20,215	20,215
H16.48-1B	14,50	14,50	22,7	22,7
H16.48-2B				

A -- 3,0 мм G_E -- $E_{max} + 1,0$ мм
 e -- 1,0 мм G_D -- $D_{max} + 1,0$ мм

Рисунок 1. Габаритный чертеж корпуса H09.28-1B

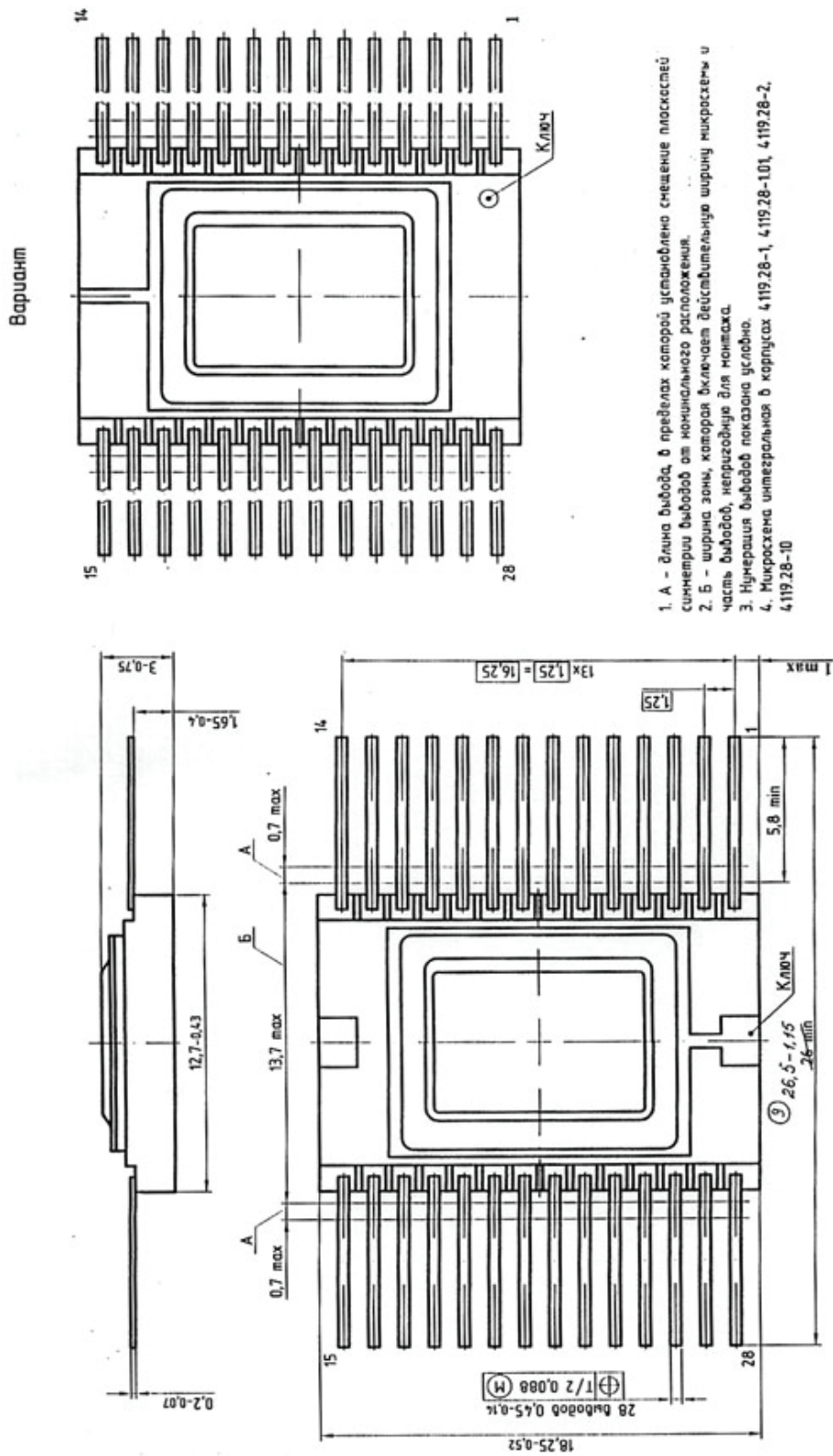


Рисунок 2. Габаритный чертеж корпуса 4119.28-1.01



ОАО "ИНТЕГРАЛ", г. Минск, Республика Беларусь

Внимание! Данная техническая спецификация является ознакомительной и не может заменить собой учтенный экземпляр технических условий или этикетку на изделие.

ОАО "ИНТЕГРАЛ" сохраняет за собой право вносить изменения в описания технических характеристик изделий без предварительного уведомления.

Изображения корпусов приводятся для иллюстрации. Ссылки на зарубежные прототипы не подразумевают полного совпадения конструкции и/или технологии. Изделие ОАО "ИНТЕГРАЛ" чаще всего является ближайшим или функциональным аналогом.

Контактная информация предприятия доступна на сайте:

<http://www.integral.by>