

1617PY14оперативное запоминающее устройство
асинхронного типа**Назначение**

КМОП микросхема интегральная (прототип HS6504RH фирмы Harris). Представляет собой оперативное запоминающее устройство асинхронного типа. Предназначена для использования в радиоэлектронной аппаратуре специального назначения. Информационная ёмкость 4096 бит. Организация 4096 x 1 бит.

Обозначение технических условий

- БКО.347.517-05ТУ

Диапазон температур

- диапазон рабочих температур от - 60 до + 85 °С

Корпусное исполнение

- корпус 427.18-1.02

Назначение выводов

Вывод	Назначение	Вывод	Назначение
№1	Вход адреса A0	№10	Вход сигнала «Выбор микросхемы» CS
№2	Вход адреса A1	№11	Вход информационный D1
№3	Вход адреса A2	№12	Вход адреса A7
№4	Вход адреса A3	№13	Вход адреса A8
№5	Вход адреса A10	№14	Вход адреса A9
№6	Вход адреса A11	№15	Вход адреса A6
№7	Выход информационный DO	№16	Вход адреса A5
№8	Вход сигнала «Запись – считывание» WR/RD	№17	Вход адреса A4
№9	Общий вывод OV	№18	Вывод питания от источника напряжения U

Таблица 1. Основные электрические параметры 1617РУ14А, Б при $T_{\text{окр. среды}} = + 25 \text{ }^\circ\text{C}$

Параметры	Обозначение	Ед. изм.	Режимы измерения	Min	Max
Выходное напряжение низкого уровня	U_{OL}	В	$U_{CC}=5\text{В}\pm 10\%$ $I_{OL}=4\text{мА}$ $I_{OL}=10\text{мкА}$	- -	0,4 0,1
Выходное напряжение высокого уровня	U_{OH}	В	$U_{CC}=5\text{В}\pm 10\%$ $I_{OH}=-2\text{мА}$ $I_{OH}=-10\text{мкА}$	2,4 $U_{CC}-0,1\text{В}$	- -
Напряжение питания в режиме хранения	U_{CCS}	В	$U_{CS} = U_{CCS} - 0.2\text{В}$	2,2	-
Ток утечки низкого уровня на входе	I_{LIL}	мкА	$U_{CC}=5\text{В}\pm 10\%$ $U_{IL}=0\text{В}$	-	/-1/
Ток утечки высокого уровня на входе	I_{LIH}	мкА	$U_{CC}=5\text{В}\pm 10\%$ $U_{IH} = U_{CC}$	-	1
Ток утечки низкого уровня на выходе	I_{LOL}	мкА	$U_{CC}=5\text{В}\pm 10\%$ $U_{OL}=0\text{В}$	-	/-1/
Ток утечки высокого уровня на выходе	I_{LOH}	мкА	$U_{CC}=5\text{В}\pm 10\%$ $U_{OH} = U_{CC}$	-	1
Время выборки адреса 1617РУ14А 1617РУ14Б	$t_{A(A)}$	нс	$U_{CC}=5\text{В}\pm 10\%$ $C_L=100\text{ пФ}$	- -	140 180
Время цикла считывания 1617РУ14А 1617РУ14Б	$t_{CY(RD)}$	нс	$U_{CC}=5\text{В}\pm 10\%$ $C_L=100\text{ пФ}$	- -	140 180
Время установления сигнала записи относительно сигнала адреса 1617РУ14А 1617РУ14Б	$t_{SU(A-WR)}$	нс	$U_{CC}=5\text{В}\pm 10\%$ $C_L=100\text{ пФ}$	25 40	- -
Время цикла записи 1617РУ14А 1617РУ14Б	$t_{CY(WR)}$	нс	$U_{CC}=5\text{В}\pm 10\%$ $C_L=100\text{ пФ}$	140 180	- -
Длительность сигнала записи 1617РУ14А 1617РУ14Б	$t_{W(WR)}$	нс	$U_{CC}=5\text{В}\pm 10\%$ $C_L=100\text{ пФ}$	90 100	- -
Время выбора 1617РУ14А 1617РУ14Б	t_{CS}	нс	$U_{CC}=5\text{В}\pm 10\%$ $C_L=100\text{ пФ}$	140 180	- -



ОАО "ИНТЕГРАЛ", г. Минск, Республика Беларусь

Внимание! Данная техническая спецификация является ознакомительной и не может заменить собой учтенный экземпляр технических условий или этикетку на изделие.

ОАО "ИНТЕГРАЛ" сохраняет за собой право вносить изменения в описания технических характеристик изделий без предварительного уведомления.

Изображения корпусов приводятся для иллюстрации. Ссылки на зарубежные прототипы не подразумевают полного совпадения конструкции и/или технологии. Изделие ОАО "ИНТЕГРАЛ" чаще всего является ближайшим или функциональным аналогом.

Контактная информация предприятия доступна на сайте:

<http://www.integral.by>